

# ⑮ロジックアナライザ

メーカー: アジレント・テクノロジー株式会社  
型式: 16823A

## ■ 1台でタイミング解析、ロジック解析、パターン生成の各機能を提供。

- 測定チャンネル: 102チャンネル、パターンジェネレータ: 48チャンネルを搭載しています。
- シリアルバス解析機能、解析用ソフトウェアも、搭載しています。

## ■ ロジックアナライザ

- デジタル回路上の信号を表示することができる測定器で、デジタル回路の動作確認をより簡単に行うことができます。
- 多チャンネルの信号を同時に捕捉/表示できます。またパターンジェネレータ機能で計測回路にパターン信号を入力させ、そのときの計測回路の出力状況を確認できます。
- 回路上の時間関係やデータ(マイクロプロセッサのアドレス、データ、制御バス)を確認する場合に使用します。



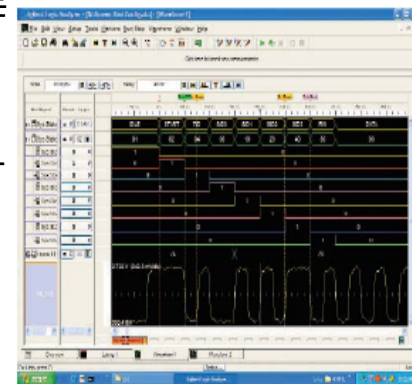
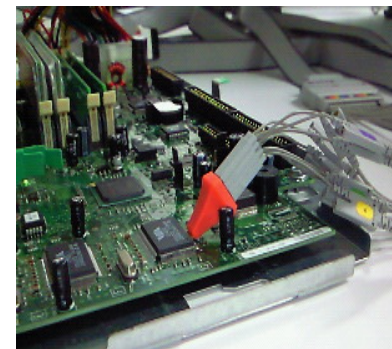
## ■ 特長

- 1GHz/500MHz (51ch/102ch) のタイミングでの解析が可能です。
- 波形、チャート、リスト、逆アSEMBル、ソース・コードの表示、また、比較する形での時間相関データを表示でき、複数の測定モードを使用して解析できます。
- アイ・ファインダ機能は、しきい値を自動的に調整し、同期バスを常に高精度でサンプリングできます。
- パターン・ジェネレータは、最高速度300 Mベクタ/s、16Mbyteのベクタ長をもつパターンを生成可能です。
- オシロスコープDSA91304Aと同期接続しオシロ波形を同時表示して確認することができます。
- Xilinx社製FPGAのダイナミック・プロービング機能によりFPGAのデバッグが容易にできます。



## ■ 主な仕様

- ロジック・アナライザの構成
  - ✓ タッチ・スクリーンによる操作が可能
  - ✓ 最大32Mbyteの収集メモリを搭載
- タイミング解析(非同期サンプリング)
  - ✓ 4GHz(250ps)のタイミングズーム機能  
高速、かつ高い分解能での解析が可能。
  - ✓ 64Kbyteのメモリ長
  - ✓ 1GHz/500MHz(ハーフ/フル・チャンネル)のコンベンショナル・タイミング、ロングメモリ
  - ✓ 500MHzのトランジショナル・タイミング
- ステート解析(同期サンプリング)
  - ✓ クロック・レート: 最高450MHz、データ・レート: 最高500Mb/s
  - ✓ パターン・ジェネレータの出力レベル: TTL, 3.3V LVPECL, ECL, LVDS
- 解析パッケージ
  - ✓ B4601C: シリアル・パラレル解析パッケージ
  - ✓ B4655A: ロジック・アナライザ用FPGAダイナミック・プローブ
- プローブ
  - ✓ E5383A: 40ピン・ケーブル・コネクタ付きシングルエンド・フライング・リード
  - ✓ E5404A: シングルエンド 40ピン・ケーブル用Proシリーズ・ソフト・タッチ・コネクタレス・プローブ
  - ✓ E5394A: ソフト・タッチ・コネクタレス・プローブシングルエンド、40ピン・ケーブル・コネクタ付き



公益財団法人 福岡県産業・科学技術振興財団  
社会システム実証センター

〒819-1122 糸島市東1963-4

TEL: 092-331-8510 FAX: 092-331-8515

URL: <http://jiss.ist.or.jp/> e-mail: [admin@jiss.ist.or.jp](mailto:admin@jiss.ist.or.jp)

